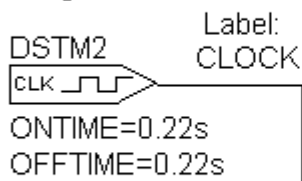


Taktflankengesteuertes D-Flip-Flop

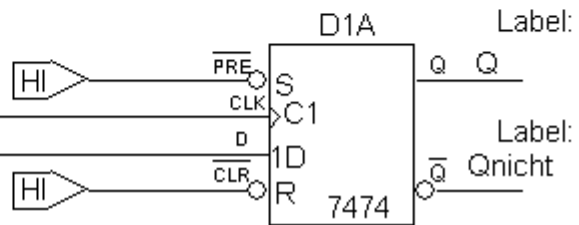
Verfügbares Modell in PSPICE: 7474

Dual D-type flip-flop with set and reset; positive-edge trigger

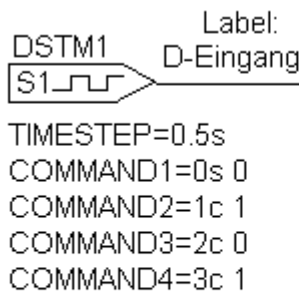
Part Name: DigClock



D-Flip-Flop
taktflankengesteuert
(Symbol: steigende bzw.
fallende Flanke am Clockeingang C1)



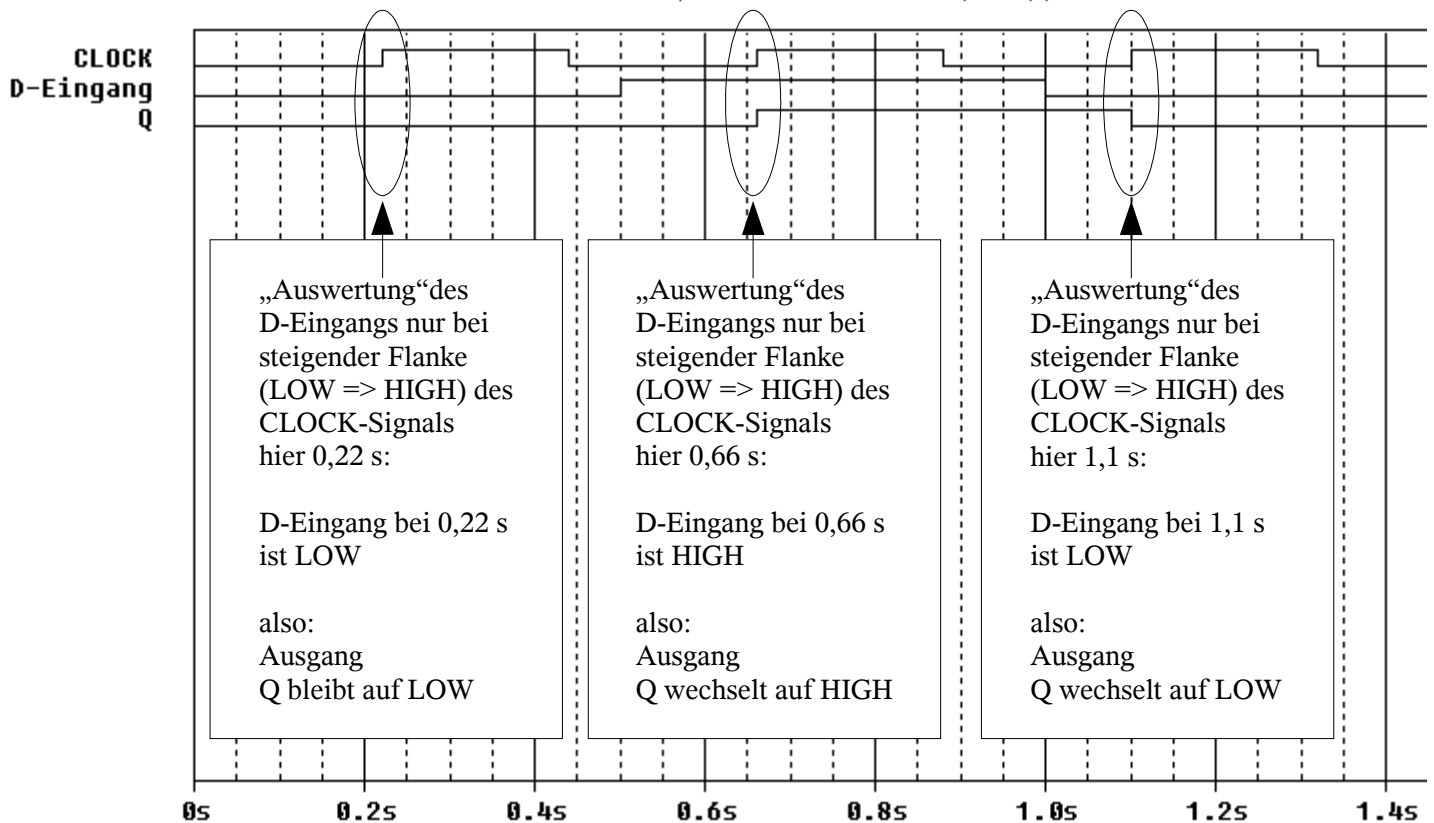
Part Name: STIM1



Transientanalyse verwendet mit:
Print Step: 0ns
Final Time: 2s

Step Ceiling: 1ms
Schrittweite der simulierten Punkte

Digital Setup:
Flip-Flop Initialization
All 0 (LOW-Zustände an Flip-Flop)



Taktflankengesteuertes D-Flip-Flop:

Zustände am D-Eingang werden nur in dem Moment „ausgewertet“, wenn der Zustand am CLOCK-Eingang gerade von LOW nach HIGH wechselt (steigende Flanke)

Achtung:

Wenn der CLOCK-Eingang und der D-Eingang zum gleichen Zeitpunkt den Zustand mit steigender Flanke wechseln, meldet PSPICE: Warning! Minimum Severity Level (Ausgang Q wird als schwarze Linie dargestellt).
Abhilfe Zeiten der Stimulus-Quellen entsprechend „versetzt“ setzen!