

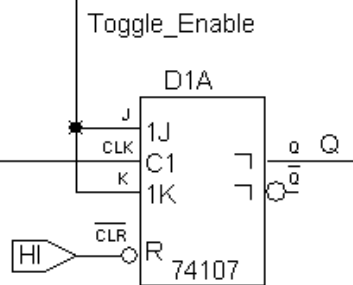
Zweiflankengesteuertes Master-Slave-JK-Flip-Flop als T-Flip-Flop (engl. Toggle)

Part Name: STIM1

DSTM4
 S1
 TIMESTEP=
 COMMAND1=0s 1
 COMMAND2=5s 0

Part Name:
 DigClock

DSTM1
 CLK
 ONTIME=0.2s
 OFFTIME=1s

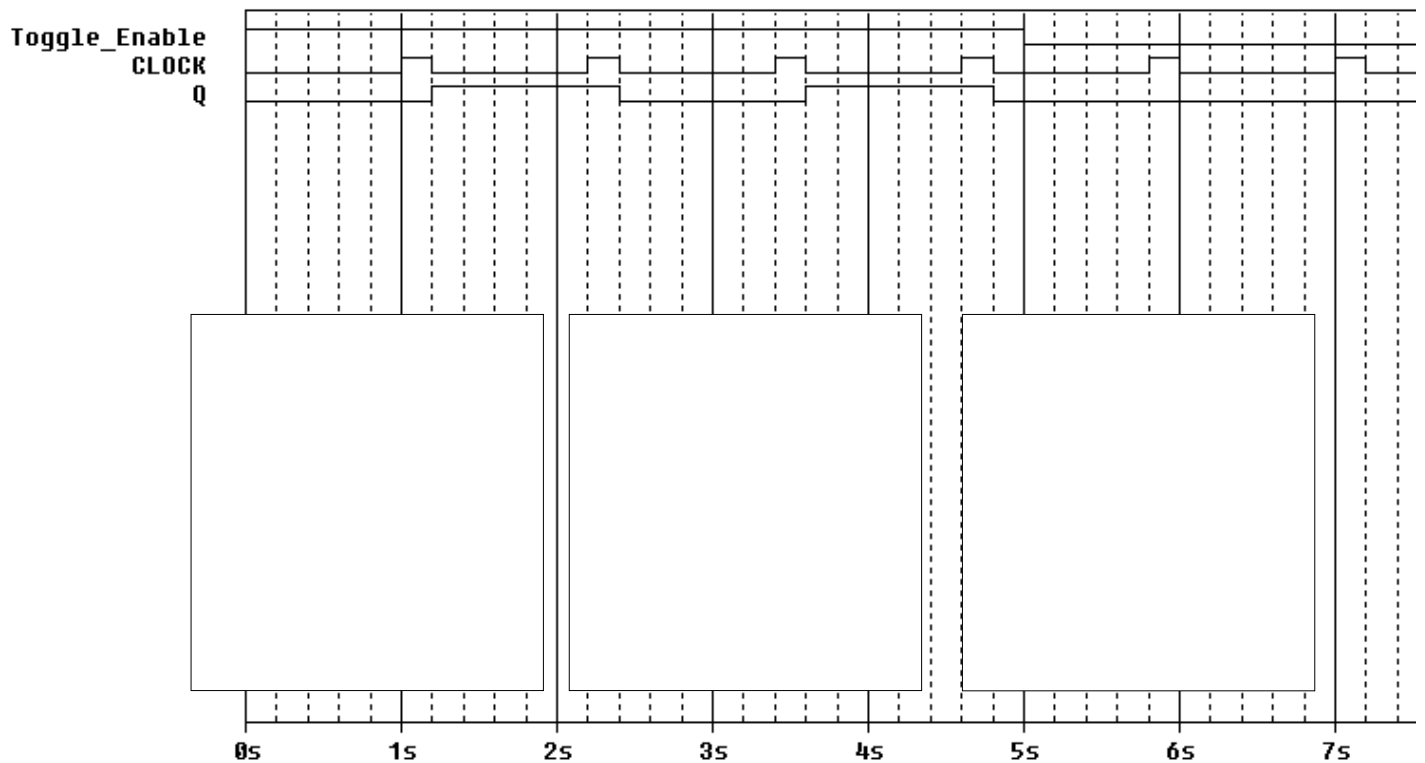


Zweiflankengesteuertes Master-Slave-JK-Flip-Flop als T-Flip-Flop (engl. Toggle)
 J (Setzeingang) und K (Rücksetzeingang) werden verbunden und mit TE (Toggle-Enable) bezeichnet.

Transientenanalyse verwendet mit:
 Print Step: 0ns
 Final Time: 10s

Step Ceiling: 10ms
 Schrittweite der simulierten Punkte

Digital Setup:
 Flip-Flop Initialization
 All X (unbestimmte Zustände an Flip-Flops)



Bei Steuereingang TE (Toggle-Enable) = HIGH arbeitet das Flip-Flop als Binäruntersetzter:
 Es kippt ausgangsseitig bei jeder negativen Flanke des Taktes C (CLOCK). Nach dem Umschalten auf TE = LOW verharrt es in der zuletzt eingenommenen Stellung.